

**СОФИЙСКА ПРОФЕСИОНАЛНА ГИМНАЗИЯ ПО ЕЛЕКТРОНИКА
"ДЖОН АТАНАСОВ"**

**ДЪРЖАВЕН ИЗПИТ
ЗА ПРИДОБИВАНЕ НА ТРЕТА СТЕПЕН НА ПРОФЕСИОНАЛНА
КВАЛИФИКАЦИЯ – ЧАСТ ПО ТЕОРИЯ НА ПРОФЕСИЯТА**

по професия код 523050 „Техник на компютърни системи“
специалност код 5230501 „Компютърна техника и технологии“

Изпитен билет № 1

Изпитна тема № 1: Микропроцесор. Архитектура на микропроцесор

- 1. RISC и CISC микропроцесори. Развитие на микропроцесорите.*
- 2. Основни функционални блокове на CISC микропроцесор.*
- 3. Технически параметри на микропроцесорите.*
- 4. Режими на работа на микропроцесорите.*
- 5. Тенденции в развитието на микропроцесорите, съвместимост.*

Критерии за оценяване на изпитна тема № 1	Максимален брой точки
1. Дефинира понятието микропроцесор. Проследява развитието на микропроцесорите.	20
2. Чертае обобщена блок-схема на микропроцесор с фон Нойманова (Принстънска) архитектура. Обяснява функциите на отделните блокове и връзките между тях.	30
3. Изброява и пояснява основните параметри на процесорите.	10
4. Посочва и обяснява режимите на работа на процесорите.	20
5. Представя тенденциите в развитието на микропроцесорите. Определя възможностите за съвместимост между различните архитектури.	20
Общ брой точки:	100

Председател на изпитната комисия:.....
(име, фамилия)

Директор/ръководител на обучаващата институция: инж. Полина Костова
(име, фамилия)

(печат на училището/обучаващата институция)

