

СОФИЙСКА ПРОФЕСИОНАЛНА ГИМНАЗИЯ ПО ЕЛЕКТРОНИКА
"ДЖОН АТАНАСОВ"

ДЪРЖАВЕН ИЗПИТ
ЗА ПРИДОБИВАНЕ НА ТРЕТА СТЕПЕН НА ПРОФЕСИОНАЛНА
КВАЛИФИКАЦИЯ – ЧАСТ ПО ТЕОРИЯ НА ПРОФЕСИЯТА

по професия код 523030 „Техник на електронна техника“
специалност код 5230302 „Микропроцесорна техника“

Изпитна тема № 1

Микропроцесор. Типична архитектура на микропроцесор

1. RISC и CISC микропроцесори.
2. Основни функционални блокове на CISC микропроцесор.
3. Основни параметри на CISC микропроцесорите.
4. Приложение на CISC микропроцесорите.
5. Тенденции в развитието на микропроцесорите, съвместимост.

Дидактически материали:

Критерии за оценяване на изпитна тема № 1	Максимален брой точки
1. Дефинира понятието микропроцесор. Сравнява CISC и RISC процесорите и доказва влиянието на двете микроархитектури върху развитието на микропроцесорите.	20
2. Представя графично обобщена блок-схема на микропроцесор с фон Нойманова (Принстънска) архитектура. Обяснява функциите на отделните блокове и разкрива връзките между тях.	30
3. Изброява и пояснява основните параметри на CISC процесорите.	10
4. Доказва ефективността на CISC процесорите в областите на приложение.	10
5. Посочва тенденциите в развитието на микропроцесорите. Определя възможностите за съвместимост между различните архитектури.	30
ОБЩ БРОЙ ТОЧКИ:	100

Председател на изпитната комисия:.....
(име, фамилия) (подпис)

Директор/ръководител на обучаващата институция: инж. Полина Костова
(име, фамилия) (подпис)
(печат на училището/обучаващата институция)



(Handwritten signature)
.....
(подпис)